

		Universitas Negeri Surabaya Fakultas Teknik Program Studi S1 Pendidikan Teknik Elektro					Kode Dokumen	
RENCANA PEMBELAJARAN SEMESTER								
MATA KULIAH (MK)		KODE	Rumpun MK	BOBOT (sks)			SEMESTER	Tgl Penyusunan
Elektronika Daya		8320102027		T=2	P=0	ECTS=3.18	3	6 Desember 2025
OTORISASI		Pengembang RPS		Koordinator RMK			Koordinator Program Studi	
							FENDI ACHMAD	
Model Pembelajaran	Case Study							
Capaian Pembelajaran (CP)	CPL-PRODI yang dibebankan pada MK							
	CPL-1	Mampu menunjukkan nilai-nilai agama, kebangsaan dan budaya nasional, serta etika akademik dalam melaksanakan tugasnya						
	CPL-2	Menunjukkan karakter tangguh, kolaboratif, adaptif, inovatif, inklusif, belajar sepanjang hayat, dan berjiwa kewirausahaan						
	CPL-3	Mengembangkan pemikiran logis, kritis, sistematis, dan kreatif dalam melakukan pekerjaan yang spesifik di bidang keahliannya serta sesuai dengan standar kompetensi kerja bidang yang bersangkutan						
	CPL-4	Mengembangkan diri secara berkelanjutan dan berkolaborasi.						
	CPL-5	Mampu menyelaraskan kurikulum mata-diklat teknik ketenagalistrikan dan elektronika pada pendidikan kejuruan yang relevan dengan tuntutan perkembangan industri global (Pendidikan).						
	CPL-6	Mampu merencanakan, menerapkan, dan mengevaluasi program pembelajaran inovatif yang efektif dan efisien pada pendidikan kejuruan teknik elektro yang relevan dengan perkembangan industri global (Pendidikan).						
	CPL-7	Mampu menerapkan riset terapan untuk inovasi metode pembelajaran kejuruan, optimalisasi teknologi proses produksi dan jasa teknik elektro yang relevan dengan industri (Pendidikan).						
	CPL-8	Memiliki pengetahuan yang luas di bidang pengetahuan umum, sosial dan humaniora (Umum).						
	CPL-9	Mampu berkomunikasi dalam bahasa Indonesia dan bahasa Inggris dengan baik secara lisan dan tulisan (Umum).						
	CPL-10	Memiliki karakter bertanggung jawab dan berkomitmen pada etika profesi (Umum/SSC4.6).						
	CPL-11	Memiliki pengetahuan yang luas dibidang matematika, sains dan teknik elektro sehingga dapat menyelesaikan permasalahan kompleks yang khas di program keahlian teknik ketenagalistrikan dan teknik elektronika dengan mengikuti kaidah penulisan ilmiah (SSC2.2).						
	CPL-12	Mampu melakukan analisis pada penelitian dan pengembangan program keahlian teknik ketenagalistrikan dan teknik elektronika dengan mengikuti kaidah penulisan ilmiah (SSC2.2).						
	CPL-13	Mampu mendesain rangkaian, perangkat, dan produk pada program keahlian ketenagalistrikan dan teknik elektronika (SSC3.1).						
	CPL-14	Mampu menjadi praktisi yang dapat mengaplikasikan pengetahuan dan keterampilannya untuk mengembangkan produk di program keahlian teknik ketenagalistrikan dan teknik elektronika secara komprehensif (SSC4.1)						
	CPL-15	Memiliki kemampuan manajemen proyek dan praktik bisnis dalam berwirausaha sebagai wujud belajar sepanjang hayat melalui pendidikan/pelatihan secara formal maupun non formal (SSC5.3).						
	Capaian Pembelajaran Mata Kuliah (CPMK)							
	CPMK - 1	Menjelaskan tentang sumber arus dan sumber tegangan						
	CPMK - 2	Menjelaskan tentang teori semikonduktor						
	CPMK - 3	Menjelaskan tentang teori dioda						
	CPMK - 4	Mampu menerapkan teori dioda dalam rangkaian						
	CPMK - 5	Menjelaskan tentang dioda khusus (zener, optoelektronik, schottky, varaktor, varistor)						
	CPMK - 6	Menjelaskan tentang transistor bipolar						
	CPMK - 7	Mampu menerapkan teori transistor dalam rangkaian						
	CPMK - 8	Mampu melakukan analisis pada rangkaian bias transistor sebagai penguat						
	CPMK - 9	Mampu melakukan analisis pada rangkaian penguat kelas A, B dan C						
	CPMK - 10	Menjelaskan tentang JFET						
	CPMK - 11	Menjelaskan tentang MOSFET						
	Matrik CPL - CPMK							

																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																				</
--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	----

1	1. Menjelaskan tentang sumber arus 2. Menjelaskan tentang sumber tegangan	Mampu menjelaskan tentang sumber arus dan sumber tegangan dengan baik sesuai pustaka utama	Kriteria: 1. Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2. Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian tengah semester Bentuk Penilaian : Aktifitas Partisipatif, Tes	Melalui metode case study membahas tentang sumber arus dan sumber tegangan 100 menit		Materi: Sumber arus dan sumber tegangan Pustaka: <i>Malvino, Albert, Bates, David J. 2000. Electronic Principles. US: McGraw-Hill</i>	5%
2	Menjelaskan tentang teori semikonduktor	Mampu menjelaskan tentang teori semikonduktor dengan baik sesuai pustaka utama	Kriteria: 1. Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2. Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian tengah semester Bentuk Penilaian : Aktifitas Partisipatif, Tes	Melalui metode case study membahas tentang semikonduktor 100 menit		Materi: Semikonduktor Pustaka: <i>Malvino, Albert, Bates, David J. 2000. Electronic Principles. US: McGraw-Hill</i>	5%
3	Menjelaskan tentang teori dioda	Mampu menjelaskan tentang teori dioda dengan baik sesuai pustaka utama	Kriteria: 1. Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2. Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian tengah semester Bentuk Penilaian : Aktifitas Partisipatif, Tes	Melalui metode case study membahas tentang dioda 100 menit		Materi: Dioda Pustaka: <i>Malvino, Albert, Bates, David J. 2000. Electronic Principles. US: McGraw-Hill</i>	10%
4	Mampu menerapkan teori dioda dalam rangkaian	Mampu menerapkan teori dioda dalam rangkaian dengan baik sesuai pustaka utama	Kriteria: 1. Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2. Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian tengah semester Bentuk Penilaian : Aktifitas Partisipatif, Tes	Melalui metode case study membahas tentang penerapan teori dioda dalam rangkaian 100 menit		Materi: Teori dioda dalam rangkaian Pustaka: <i>Malvino, Albert, Bates, David J. 2000. Electronic Principles. US: McGraw-Hill</i>	10%

5	Mampu menerapkan teori dioda dalam rangkaian	Mampu menerapkan teori dioda dalam rangkaian dengan baik sesuai pustaka utama	Kriteria: 1.Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2.Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian tengah semester Bentuk Penilaian : Aktifitas Partisipasif, Tes	Melalui metode case study membahas tentang penerapan teori dioda dalam rangkaian 100 menit		Materi: Teori dioda dalam rangkaian Pustaka: <i>Malvino, Albert, Bates, David J. 2000. Electronic Principles. US: McGraw-Hill</i>	5%
6	Mampu menerapkan teori dioda dalam rangkaian	Mampu menerapkan teori dioda dalam rangkaian dengan baik sesuai pustaka utama	Kriteria: 1.Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2.Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian tengah semester Bentuk Penilaian : Aktifitas Partisipasif, Tes	Melalui metode case study membahas tentang penerapan teori dioda dalam rangkaian 100 menit		Materi: Teori dioda dalam rangkaian Pustaka: <i>Malvino, Albert, Bates, David J. 2000. Electronic Principles. US: McGraw-Hill</i>	5%
7	Menjelaskan tentang dioda khusus (zener, optoelektronik, schottky, varaktor, varistor)	Mampu menjelaskan tentang dioda khusus (zener, optoelektronik, schottky, varaktor, varistor) dengan baik sesuai pustaka utama	Kriteria: 1.Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2.Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian tengah semester Bentuk Penilaian : Aktifitas Partisipasif, Tes	Melalui metode case study membahas tentang dioda khusus (zener, optoelektronik, schottky, varaktor, varistor) 100 menit		Materi: Dioda khusus (zener, optoelektronik, schottky, varaktor, varistor) Pustaka: <i>Malvino, Albert, Bates, David J. 2000. Electronic Principles. US: McGraw-Hill</i>	5%
8	UTS		Bentuk Penilaian : Tes	100 menit			5%
9	Menjelaskan tentang transistor bipolar	Mampu menjelaskan tentang transistor bipolar dengan baik sesuai pustaka utama	Kriteria: 1.Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2.Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian akhir semester Bentuk Penilaian : Aktifitas Partisipasif, Tes	Melalui metode case study membahas tentang transistor bipolar 100 menit		Materi: Transistor bipolar Pustaka: <i>Malvino, Albert, Bates, David J. 2000. Electronic Principles. US: McGraw-Hill</i>	10%

10	Mampu menerapkan teori transistor dalam rangkaian	Mampu menerapkan teori transistor dalam rangkaian dengan baik sesuai pustaka utama	Kriteria: 1.Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2.Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian akhir semester Bentuk Penilaian : Aktifitas Partisipasif, Tes	Melalui metode case study membahas tentang penerapan teori transistor dalam rangkaian 100 menit		Materi: Transistor dalam rangkaian Pustaka: <i>Malvino, Albert, Bates, David J. 2000. Electronic Principles. US: McGraw-Hill</i>	5%
11	Mampu menerapkan teori transistor dalam rangkaian	Mampu menerapkan teori transistor dalam rangkaian dengan baik sesuai pustaka utama	Kriteria: 1.Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2.Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian akhir semester Bentuk Penilaian : Aktifitas Partisipasif, Tes	Melalui metode case study membahas tentang penerapan teori transistor dalam rangkaian 100 menit		Materi: Transistor dalam rangkaian Pustaka: <i>Malvino, Albert, Bates, David J. 2000. Electronic Principles. US: McGraw-Hill</i>	5%
12	Mampu melakukan analisis pada rangkaian bias transistor sebagai penguat	Mampu melakukan analisis pada rangkaian bias transistor sebagai penguat dengan baik sesuai pustaka utama	Kriteria: 1.Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2.Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian akhir semester Bentuk Penilaian : Aktifitas Partisipasif, Tes	Melalui metode case study membahas tentang rangkaian bias transistor sebagai penguat 100 menit		Materi: Transistor sebagai penguat Pustaka: <i>Malvino, Albert, Bates, David J. 2000. Electronic Principles. US: McGraw-Hill</i>	10%
13	Mampu melakukan analisis pada rangkaian penguat kelas A, B dan C	Mampu melakukan analisis pada rangkaian penguat kelas A, B dan C dengan baik sesuai pustaka utama	Kriteria: 1.Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2.Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian akhir semester Bentuk Penilaian : Aktifitas Partisipasif, Tes	Melalui metode case study membahas tentang rangkaian penguat kelas A, B dan C 100 menit		Materi: Penguat kelas A, B dan C Pustaka: <i>Malvino, Albert, Bates, David J. 2000. Electronic Principles. US: McGraw-Hill</i>	5%

14	Menjelaskan tentang JFET	Mampu menjelaskan tentang MOSFET dengan baik sesuai pustaka utama	Kriteria: 1. Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2. Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian akhir semester Bentuk Penilaian : Aktifitas Partisipasif, Tes	Melalui metode case study membahas tentang JFET 100 menit		Materi: JFET Pustaka: Malvino, Albert, Bates, David J. 2000. <i>Electronic Principles. US: McGraw-Hill</i>	5%
15	Menjelaskan tentang MOSFET	Mampu menjelaskan tentang MOSFET dengan baik sesuai pustaka utama	Kriteria: 1. Melalui teknik penilaian observasi dalam bentuk instrumen daftar cek skala penilaian sikap yang dilakukan selama proses pembelajaran 2. Melalui teknik penilaian tes tulis berupa soal jawaban singkat dan uraian yang diberikan pada saat ujian akhir semester Bentuk Penilaian : Aktifitas Partisipasif, Tes	Melalui metode case study membahas tentang MOSFET 100 menit		Materi: MOSFET Pustaka: Malvino, Albert, Bates, David J. 2000. <i>Electronic Principles. US: McGraw-Hill</i>	5%
16	UAS		Bentuk Penilaian : Tes	100 menit			5%

Rekap Persentase Evaluasi : Case Study

No	Evaluasi	Persentase
1.	Aktifitas Partisipasif	45%
2.	Tes	55%
		100%

Catatan

- Capaian Pembelajaran Lulusan Prodi (CPL - Prodi)** adalah kemampuan yang dimiliki oleh setiap lulusan prodi yang merupakan internalisasi dari sikap, penguasaan pengetahuan dan ketrampilan sesuai dengan jenjang prodinya yang diperoleh melalui proses pembelajaran.
- CPL yang dibebankan pada mata kuliah** adalah beberapa capaian pembelajaran lulusan program studi (CPL-Prodi) yang digunakan untuk pembentukan/pengembangan sebuah mata kuliah yang terdiri dari aspek sikap, ketrampilan umum, ketrampilan khusus dan pengetahuan.
- CP Mata kuliah (CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPL yang dibebankan pada mata kuliah, dan bersifat spesifik terhadap bahan kajian atau materi pembelajaran mata kuliah tersebut.
- Sub-CPMK Mata kuliah (Sub-CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPMK yang dapat diukur atau diamati dan merupakan kemampuan akhir yang direncanakan pada tiap tahap pembelajaran, dan bersifat spesifik terhadap materi pembelajaran mata kuliah tersebut.
- Indikator penilaian** kemampuan dalam proses maupun hasil belajar mahasiswa adalah pernyataan spesifik dan terukur yang mengidentifikasi kemampuan atau kinerja hasil belajar mahasiswa yang disertai bukti-bukti.
- Kreteria Penilaian** adalah patokan yang digunakan sebagai ukuran atau tolok ukur ketercapaian pembelajaran dalam penilaian berdasarkan indikator-indikator yang telah ditetapkan. Kreteria penilaian merupakan pedoman bagi penilai agar penilaian konsisten dan tidak bias. Kreteria dapat berupa kuantitatif ataupun kualitatif.
- Bentuk penilaian:** tes dan non-tes.
- Bentuk pembelajaran:** Kuliah, Responsi, Tutorial, Seminar atau yang setara, Praktikum, Praktik Studio, Praktik Bengkel, Praktik Lapangan, Penelitian, Pengabdian Kepada Masyarakat dan/atau bentuk pembelajaran lain yang setara.
- Metode Pembelajaran:** Small Group Discussion, Role-Play & Simulation, Discovery Learning, Self-Directed Learning, Cooperative Learning, Collaborative Learning, Contextual Learning, Project Based Learning, dan metode lainnya yg setara.
- Materi Pembelajaran** adalah rincian atau uraian dari bahan kajian yg dapat disajikan dalam bentuk beberapa pokok dan sub-pokok bahasan.
- Bobot penilaian** adalah prosentasi penilaian terhadap setiap pencapaian sub-CPMK yang besarnya proposional dengan tingkat kesulitan pencapaian sub-CPMK tsb., dan totalnya 100%.
- TM= Tatap Muka, PT=Penugasan terstruktur, BM=Belajar mandiri.

Koordinator Program Studi S1
Pendidikan Teknik Elektro



FENDI ACHMAD
NIDN 0701129003

UPM Program Studi S1 Pendidikan
Teknik Elektro



NIDN 0701129003

File PDF ini digenerate pada tanggal 6 Desember 2025 Jam 18:12 menggunakan aplikasi RPS-OBE SiDia Unesa

