



**Universitas Negeri Surabaya
Fakultas Teknik
Program Studi S1 Teknik Elektro**

Kode
Dokumen

RENCANA PEMBELAJARAN SEMESTER

		<table border="1"> <thead> <tr> <th>CPMK</th><th>CPL-5</th><th>CPL-6</th><th>CPL-8</th></tr> </thead> <tbody> <tr><td>CPMK-1</td><td>✓</td><td></td><td></td></tr> <tr><td>CPMK-2</td><td>✓</td><td></td><td></td></tr> <tr><td>CPMK-3</td><td></td><td>✓</td><td>✓</td></tr> <tr><td>CPMK-4</td><td></td><td>✓</td><td>✓</td></tr> <tr><td>CPMK-5</td><td>✓</td><td></td><td></td></tr> <tr><td>CPMK-6</td><td></td><td>✓</td><td>✓</td></tr> <tr><td>CPMK-7</td><td></td><td>✓</td><td>✓</td></tr> <tr><td>CPMK-8</td><td></td><td>✓</td><td>✓</td></tr> <tr><td>CPMK-9</td><td></td><td>✓</td><td>✓</td></tr> </tbody> </table>	CPMK	CPL-5	CPL-6	CPL-8	CPMK-1	✓			CPMK-2	✓			CPMK-3		✓	✓	CPMK-4		✓	✓	CPMK-5	✓			CPMK-6		✓	✓	CPMK-7		✓	✓	CPMK-8		✓	✓	CPMK-9		✓	✓																																																																																																																																										
CPMK	CPL-5	CPL-6	CPL-8																																																																																																																																																																																	
CPMK-1	✓																																																																																																																																																																																			
CPMK-2	✓																																																																																																																																																																																			
CPMK-3		✓	✓																																																																																																																																																																																	
CPMK-4		✓	✓																																																																																																																																																																																	
CPMK-5	✓																																																																																																																																																																																			
CPMK-6		✓	✓																																																																																																																																																																																	
CPMK-7		✓	✓																																																																																																																																																																																	
CPMK-8		✓	✓																																																																																																																																																																																	
CPMK-9		✓	✓																																																																																																																																																																																	
Matrik CPMK pada Kemampuan akhir tiap tahapan belajar (Sub-CPMK)																																																																																																																																																																																				
		<table border="1"> <thead> <tr> <th rowspan="2">CPMK</th><th colspan="16">Minggu Ke</th></tr> <tr> <th>1</th><th>2</th><th>3</th><th>4</th><th>5</th><th>6</th><th>7</th><th>8</th><th>9</th><th>10</th><th>11</th><th>12</th><th>13</th><th>14</th><th>15</th><th>16</th></tr> </thead> <tbody> <tr><td>CPMK-1</td><td>✓</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-2</td><td></td><td>✓</td><td>✓</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-3</td><td></td><td></td><td></td><td>✓</td><td>✓</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-4</td><td></td><td></td><td></td><td></td><td></td><td>✓</td><td>✓</td><td>✓</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-5</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td>✓</td><td>✓</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-6</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td>✓</td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-7</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td>✓</td><td></td><td></td><td></td></tr> <tr><td>CPMK-8</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td>✓</td><td>✓</td><td></td><td></td></tr> <tr><td>CPMK-9</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td>✓</td><td>✓</td><td></td></tr> </tbody> </table>	CPMK	Minggu Ke																1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	CPMK-1	✓															CPMK-2		✓	✓													CPMK-3				✓	✓											CPMK-4						✓	✓	✓								CPMK-5									✓	✓						CPMK-6											✓					CPMK-7												✓				CPMK-8												✓	✓			CPMK-9													✓	✓		
CPMK	Minggu Ke																																																																																																																																																																																			
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16																																																																																																																																																																				
CPMK-1	✓																																																																																																																																																																																			
CPMK-2		✓	✓																																																																																																																																																																																	
CPMK-3				✓	✓																																																																																																																																																																															
CPMK-4						✓	✓	✓																																																																																																																																																																												
CPMK-5									✓	✓																																																																																																																																																																										
CPMK-6											✓																																																																																																																																																																									
CPMK-7												✓																																																																																																																																																																								
CPMK-8												✓	✓																																																																																																																																																																							
CPMK-9													✓	✓																																																																																																																																																																						
Deskripsi Singkat MK	Setelah mengikuti mata kuliah ini, mahasiswa dapat mengaplikasikan pengetahuannya tentang elektronika daya untuk menyelesaikan permasalahan di bidang elektro. Mata kuliah ini membahas materi tentang karakteristik komponen Elektronika Daya (Dioda, Thyriston, DIAC, TRIAC, UJT, FET), Analisa saklar Elektronika, Analisa rangkaian pembangkit pulsa, Rectifier menggunakan dioda untuk satu fasa dan tiga fasa, Rectifier menggunakan SCR untuk satu fasa dan tiga fasa, Inverter satu fasa dan Inverter tiga fasa, serta penggunaan rangkaian elektronika untuk pengaturan mesin listrik.																																																																																																																																																																																			
Pustaka	Utama :																																																																																																																																																																																			
	1. Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited. 2. Rashid, Muhammad H. 2004. Power Electronics: Circuits, Devices, and Applications, 3 ND. ED. Prentice Hall Inc. New Jersey.																																																																																																																																																																																			
	Pendukung :																																																																																																																																																																																			
	1. Sen, P. C. 1990. Power Electronics. Tata McGraw Hill- Publishing Company Limited. New Delhi. 2. R. W. Erickson. 1997. Fundamentals of Power Electronics 3. R.S. Ramshaw. 1993. Power Electronics Semiconductor Switches 4. Kusnanik, Ningin Widyah, Suprianto, Bambang. 2023. Rancang Alat Electric Muscle Stimulation Untuk Meningkatkan Muscle Strength Ekstremitas Tubuh Bagian Atas Dan Bawah. 5. Suprianto, Bambang. 2023. AC-DC Converter Tiga Phase Igbt Berbasis Voltage Sourced Converter 6. Suprianto, Bambang. 2022. Implementasi Revolusi Teknologi Industri 4.0 Internet Of Things (IoT) Dimanfaatkan Untuk Monitoring Arus Dan Suhu Pada Jaringan Distribusi.																																																																																																																																																																																			
Dosen Pengampu	Prof. Dr. Bambang Suprianto, M.T. Rifqi Firmansyah, S.T., M.T., Ph.D. Namira Roudlotul Jannah, S.T., M.T.																																																																																																																																																																																			
Mg Ke-	Kemampuan akhir tiap tahapan belajar (Sub-CPMK)	Penilaian		Bantuk Pembelajaran, Metode Pembelajaran, Penugasan Mahasiswa, [Estimasi Waktu]	Materi Pembelajaran [Pustaka]	Bobot Penilaian (%)																																																																																																																																																																														
		Indikator	Kriteria & Bentuk	Luring (offline)	Daring (online)																																																																																																																																																																															
(1)	(2)	(3)	(4)	(5)	(6)	(7)	(8)																																																																																																																																																																													

1	<p>1.Mahasiswa dapat menentukan sistem elektronika daya berdasarkan komponen sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat menentukan sistem elektronika daya berdasarkan aplikasinya sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>1.Tuntas dalam menentukan sistem elektronika daya berdasarkan komponen</p> <p>2.Tuntas dalam menentukan sistem elektronika daya berdasarkan aplikasinya</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 1-14</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 15</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>		<p>Materi: Sistem elektronika daya</p> <p>Pustaka: <i>Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</i></p>	5%
2	<p>1.Mahasiswa dapat melakukan analisis pada komponen thyristor berdasarkan prinsip kerja sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat melakukan analisis pada komponen thyristor berdasarkan konstruksi sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>1.Tuntas dalam melakukan analisis pada komponen thyristor berdasarkan prinsip kerjanya</p> <p>2.Tuntas dalam melakukan analisis pada komponen thyristor berdasarkan konstruksinya</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 17-65</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 66</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>		<p>Materi: Thyristor</p> <p>Pustaka: <i>Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</i></p>	5%

3	<p>1.Mahasiswa dapat melakukan analisis pada komponen thyristor berdasarkan karakteristik sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat melakukan analisis pada komponen thyristor berdasarkan parameter pengukurannya sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>1.Tuntas dalam melakukan analisis pada komponen thyristor berdasarkan karakteristiknya</p> <p>2.Tuntas dalam melakukan analisis pada komponen thyristor berdasarkan parameter pengukurannya</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 17-65</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 66</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>		<p>Materi: Thyristor</p> <p>Pustaka: <i>Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</i></p>	5%
4	<p>1.Mahasiswa dapat melakukan analisis pada rangkaian gerbang trigger berdasarkan firing transistor sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat melakukan analisis pada rangkaian gerbang trigger berdasarkan pulse transformers sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>3.Mahasiswa dapat melakukan analisis pada rangkaian gerbang trigger berdasarkan optoisolator sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>4.Mahasiswa dapat melakukan analisis pada rangkaian gerbang trigger berdasarkan kontrol fasa pedestal and ramp triggering sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>1.Tuntas dalam melakukan analisis rangkaian gerbang trigger berdasarkan firing transistor</p> <p>2.Tuntas dalam melakukan analisis rangkaian gerbang trigger berdasarkan pulse transformers</p> <p>3.Tuntas dalam melakukan analisis rangkaian gerbang trigger berdasarkan optoisolator</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 70-108</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 110</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>		<p>Materi: Rangkaian gerbang trigger</p> <p>Pustaka: <i>Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</i></p>	5%

5	<p>1.Mahasiswa dapat melakukan analisis pada rangkaian gerbang trigger berdasarkan rangkaian unijunction transistor sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat melakukan analisis pada rangkaian gerbang trigger berdasarkan kontrol fasa pedestal and ramp triggering sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>1.Tuntas dalam melakukan analisis rangkaian gerbang trigger berdasarkan rangkaian unijunction transistor</p> <p>2.Tuntas dalam melakukan analisis rangkaian gerbang trigger berdasarkan kontrol fasa pedestal and ramp triggering</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 70-108</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 110</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>		<p>Materi: Rangkaian gerbang trigger</p> <p>Pustaka: <i>Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</i></p>	5%
6	<p>1.Mahasiswa dapat melakukan analisis pada rangkaian operasi seri maupun paralel thyristor sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat melakukan analisis pada rangkaian thyristor berdasarkan kebutuhan equalising network beserta desainnya untuk rangkaian seri maupun paralel sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>1.Tuntas dalam melakukan analisis pada rangkaian operasi seri maupun paralel thyristor</p> <p>2.Tuntas dalam melakukan analisis pada rangkaian thyristor berdasarkan kebutuhan equalising network beserta desainnya untuk rangkaian seri maupun paralel</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 114-131</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 133</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>		<p>Materi: Triggering thyristor</p> <p>Pustaka: <i>Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</i></p>	5%

7	<p>1.Mahasiswa dapat melakukan analisis pada rangkaian thyristor berdasarkan kebutuhan equalising network beserta desainnya untuk rangkaian seri maupun paralel sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat melakukan analisis pada rangkaian triggering thyristor pada rangkaian seri maupun paralel sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>Tuntas dalam melakukan analisis pada rangkaian triggering thyristor pada rangkaian seri maupun paralel</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 114-131</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 133</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>		<p>Materi: Triggering thyristor</p> <p>Pustaka: <i>Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</i></p>	5%
8	SUB-SUMATIF	<p>1.Tuntas dalam mengerjakan soal tes tentang sistem elektronika daya, thyristor, rangkaian gerbang trigger dan rangkaian operasi seri-paralel thyristor</p> <p>2.Nilai batas minimal sub-sumatif untuk lulus: 55</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Soal tes tentang sistem elektronika daya, thyristor, rangkaian gerbang trigger dan rangkaian operasi seri-paralel thyristor</p> <p>TM: 1x2x50 menit</p>		<p>Materi: Sistem elektronika daya, thyristor, rangkaian gerbang trigger dan rangkaian operasi seri-paralel thyristor</p> <p>Pustaka: <i>Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</i></p>	15%

9	<p>1.Mahasiswa dapat menentukan komponen semikonduktor daya berdasarkan kontrol fasa thyristor sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat menentukan komponen semikonduktor daya berdasarkan inverter-grade thyristor sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>1.Tuntas dalam menentukan komponen semikonduktor daya berdasarkan kontrol fasa thyristor</p> <p>2.Tuntas dalam menentukan komponen semikonduktor daya berdasarkan inverter-grade thyristor</p> <p>3.Tuntas menentukan komponen semikonduktor daya berdasarkan rangkaian power mosfet, IGBT, GTO, MCT, IGCT, MTO, PIC</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 135-250</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 250</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>	<p>Materi: Komponen semikonduktor daya</p> <p>Pustaka: Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</p>	5%
10	<p>1.Mahasiswa dapat menentukan komponen semikonduktor daya berdasarkan rangkaian ASCR, RCT, DIAC, TRIAC, SUS, LASCR sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat menentukan komponen semikonduktor daya berdasarkan rangkaian power mosfet, IGBT, GTO, MCT, IGCT, MTO, PIC sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>1.Tuntas dalam menentukan komponen semikonduktor daya berdasarkan rangkaian ASCR, RCT, DIAC, TRIAC, SUS, LASCR</p> <p>2.Tuntas menentukan komponen semikonduktor daya berdasarkan rangkaian power mosfet, IGBT, GTO, MCT, IGCT, MTO, PIC</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 135-250</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 250</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>	<p>Materi: Komponen semikonduktor daya</p> <p>Pustaka: Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</p>	5%

11	<p>1.Mahasiswa dapat melakukan analisis rangkaian konverter sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat melakukan analisis rangkaian kontrol penyebarah setengah gelombang dan gelombang penuh sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>3.Mahasiswa dapat melakukan analisis rangkaian konverter kontrol satu fasa sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>4.Mahasiswa dapat melakukan analisis rangkaian konverter kontrol tiga fasa sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>1.Tuntas dalam melakukan analisis rangkaian konverter</p> <p>2.Tuntas dalam melakukan analisis rangkaian kontrol penyebarah setengah gelombang dan gelombang penuh</p> <p>3.Tuntas dalam melakukan analisis rangkaian konverter kontrol satu fasa</p> <p>4.Tuntas dalam melakukan analisis rangkaian konverter kontrol tiga fasa</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 258-395</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 402</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>		<p>Materi: Konverter</p> <p>Pustaka: Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</p> <p>Materi: Konverter</p> <p>Pustaka: Suprianto, Bambang. 2022. AC-DC Converter Tiga Phase Igbt Berbasis Voltage Sourced Converter</p>	5%
12	<p>1.Mahasiswa dapat melakukan analisis prinsip dual konverter ideal sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat melakukan analisis mode dual konverter sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>1.Tuntas dalam melakukan analisis prinsip dual konverter ideal</p> <p>2.Tuntas dalam melakukan analisis mode dual konverter</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 412-429</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 432</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>		<p>Materi: Dual Konverter</p> <p>Pustaka: Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</p> <p>Materi: Konverter</p> <p>Pustaka: Suprianto, Bambang. 2022. AC-DC Converter Tiga Phase Igbt Berbasis Voltage Sourced Converter</p>	5%

13	<p>1.Mahasiswa dapat melakukan analisis pada rangkaian chopper berdasarkan klasifikasinya sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat melakukan analisis pada rangkaian chopper berdasarkan operasi dan kontrolnya sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>1.Tuntas dalam melakukan analisis pada rangkaian chopper berdasarkan klasifikasinya</p> <p>2.Tuntas dalam melakukan analisis pada rangkaian chopper berdasarkan operasi dan kontrolnya</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 434-510</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 530</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>		<p>Materi: Choppers</p> <p>Pustaka: <i>Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</i></p>	5%
14	<p>1.Mahasiswa dapat melakukan analisis pada rangkaian chopper berdasarkan klasifikasinya sesuai dengan sumber belajar matakuliah dengan benar.</p> <p>2.Mahasiswa dapat melakukan analisis pada rangkaian chopper berdasarkan operasi dan kontrolnya sesuai dengan sumber belajar matakuliah dengan benar.</p>	<p>1.Tuntas dalam melakukan analisis pada rangkaian chopper berdasarkan klasifikasinya</p> <p>2.Tuntas dalam melakukan analisis pada rangkaian chopper berdasarkan operasi dan kontrolnya</p>	<p>Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100)</p> <p>Bentuk Penilaian : Aktifitas Partisipatif, Tes</p>	<p>Bentuk Pembelajaran: Kuliah</p> <p>Metode Pembelajaran: Pembelajaran berbasis masalah</p> <p>BM: Mahasiswa membaca buku pustaka utama halaman 434-510</p> <p>PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 530</p> <p>TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit</p>		<p>Materi: Choppers</p> <p>Pustaka: <i>Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.</i></p>	5%

15	1.Mahasiswa dapat melakukan analisis pada rangkaian inverter berdasarkan klasifikasinya sesuai dengan sumber belajar matakuliah dengan benar. 2.Mahasiswa dapat melakukan analisis pada rangkaian inverter berdasarkan operasi dan kontrolnya sesuai dengan sumber belajar matakuliah dengan benar.	1.Tuntas dalam melakukan analisis pada rangkaian inverter berdasarkan klasifikasinya 2.Tuntas dalam melakukan analisis pada rangkaian inverter berdasarkan operasi dan kontrolnya	Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100) Bentuk Penilaian : Aktifitas Partisipatif, Tes	Bentuk Pembelajaran: Kuliah Metode Pembelajaran: Pembelajaran berbasis masalah BM: Mahasiswa membaca buku pustaka utama halaman 535-657 PT: Mahasiswa mengerjakan soal pada buku pustaka utama halaman 664 TM: 1x2x50 menit, BM: 1x2x60 menit, PT: 1x2x60 menit	Materi: Choppers Pustaka: Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.	5%
16	SUMATIF	1.Tuntas dalam mengerjakan soal tes tentang komponen semikonduktor daya, konverter, chopper, inverter 2.Nilai batas minimal sumatif untuk lulus: 55	Kriteria: Lihat instrumen dan rubrik penilaian (Nilai maksimum 100) Bentuk Penilaian : Aktifitas Partisipatif, Tes	Soal tes tentang komponen semikonduktor daya, konverter, chopper, inverter TM: 1x2x50 menit	Materi: Komponen semikonduktor daya, konverter, chopper, inverter Pustaka: Singh,MD. 1998. Power Electronics, New Delhi, Tata McGraw Hill- Publishing Company Limited.	15%

Rekap Persentase Evaluasi : Case Study

No	Evaluasi	Persentase
1.	Aktifitas Partisipatif	50%
2.	Tes	50%
		100%

Catatan

1. **Capaian Pembelajaran Lulusan Prodi (CPL - Prodi)** adalah kemampuan yang dimiliki oleh setiap lulusan prodi yang merupakan internalisasi dari sikap, penguasaan pengetahuan dan ketrampilan sesuai dengan jenjang prodinya yang diperoleh melalui proses pembelajaran.
2. **CPL yang dibebankan pada mata kuliah** adalah beberapa capaian pembelajaran lulusan program studi (CPL-Prodi) yang digunakan untuk pembentukan/pengembangan sebuah mata kuliah yang terdiri dari aspek sikap, ketrampilan umum, ketrampilan khusus dan pengetahuan.
3. **CP Mata Kuliah (CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPL yang dibebankan pada mata kuliah, dan bersifat spesifik terhadap bahan kajian atau materi pembelajaran mata kuliah tersebut.
4. **Sub-CPMK Mata Kuliah (Sub-CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPMK yang dapat diukur atau diamati dan merupakan kemampuan akhir yang direncanakan pada tiap tahap pembelajaran, dan bersifat spesifik terhadap materi pembelajaran mata kuliah tersebut.
5. **Indikator penilaian** kemampuan dalam proses maupun hasil belajar mahasiswa adalah pernyataan spesifik dan terukur yang mengidentifikasi kemampuan atau kinerja hasil belajar mahasiswa yang disertai bukti-bukti.
6. **Kriteria Penilaian** adalah patokan yang digunakan sebagai ukuran atau tolok ukur ketercapaian pembelajaran dalam penilaian berdasarkan indikator-indikator yang telah ditetapkan. Kriteria penilaian merupakan pedoman bagi penilai agar penilaian konsisten dan tidak bias. Kriteria dapat berupa kuantitatif ataupun kualitatif.
7. **Bentuk penilaian:** tes dan non-tes.
8. **Bentuk pembelajaran:** Kuliah, Responsi, Tutorial, Seminar atau yang setara, Praktikum, Praktik Studio, Praktik Bengkel, Praktik Lapangan, Penelitian, Pengabdian Kepada Masyarakat dan/atau bentuk pembelajaran lain yang setara.
9. **Metode Pembelajaran:** Small Group Discussion, Role-Play & Simulation, Discovery Learning, Self-Directed Learning, Cooperative Learning, Collaborative Learning, Contextual Learning, Project Based Learning, dan metode lainnya yg setara.
10. **Materi Pembelajaran** adalah rincian atau uraian dari bahan kajian yg dapat disajikan dalam bentuk beberapa pokok dan sub-pokok bahasan.

11. **Bobot penilaian** adalah prosentasi penilaian terhadap setiap pencapaian sub-CPMK yang besarnya proposisional dengan tingkat kesulitan pencapaian sub-CPMK tsb., dan totalnya 100%.
12. TM=Tatap Muka, PT=Penugasan terstruktur, BM=Belajar mandiri.

RPS ini telah divalidasi pada tanggal 2 Desember 2023

Koordinator Program Studi S1
Teknik Elektro

UPM Program Studi S1 Teknik
Elektro



RIFQI FIRMANSYAH
NIDN 0704038901



NIDN 0007078705

File PDF ini digenerate pada tanggal 24 Januari 2026 Jam 14:59 menggunakan aplikasi RPS-OBE SiDia Unesa

