

	Universitas Negeri Surabaya Fakultas Teknik Program Studi S1 Teknik Elektro					Kode Dokumen																																																																																																																																														
RENCANA PEMBELAJARAN SEMESTER																																																																																																																																																				
MATA KULIAH (MK)	KODE	Rumpun MK	BOBOT (sks)			SEMESTER	Tgl Penyusunan																																																																																																																																													
Rangkaian Listrik II	2020102166	Mata Kuliah Wajib Program Studi	T=2	P=0	ECTS=3.18	4	10 April 2023																																																																																																																																													
OTORISASI	Pengembang RPS		Koordinator RMK			Koordinator Program Studi																																																																																																																																														
	Miftahur Rohman, S.T., M.T.		Prof. Dr. Bambang Suprianto, M.T.			RIFOI FIRMANSYAH																																																																																																																																														
Model Pembelajaran	Case Study																																																																																																																																																			
Capaian Pembelajaran (CP)	CPL-PRODI yang dibebankan pada MK																																																																																																																																																			
	CPL-5	Mampu menerapkan pengetahuan matematika, ilmu pengetahuan alam, teknologi informasi, dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro																																																																																																																																																		
	CPL-6	Mampu mendesain komponen sistem dan/atau proses untuk dapat diaplikasikan di bidang teknik elektro																																																																																																																																																		
	CPL-7	Mampu mendesain dan melaksanakan eksperimen di laboratorium/lapangan serta menganalisis dan mengartikan data untuk memperkuat penilaian teknik																																																																																																																																																		
	CPL-10	Mampu menyampaikan ide dan/atau gagasan hasil kerja dan inovasi dibidang teknik elektro secara efektif baik lisan maupun tulisan																																																																																																																																																		
	Capaian Pembelajaran Mata Kuliah (CPMK)																																																																																																																																																			
	CPMK - 1	Mahasiswa dapat menjelaskan dan menganalisa Karakteristik fungsi sinusoidal																																																																																																																																																		
	CPMK - 2	Mahasiswa dapat menjelaskan dan menganalisa Nilai pada domain frekuensi (Phasor)																																																																																																																																																		
	CPMK - 3	Mahasiswa dapat menjelaskan dan menganalisa Diagram phasor																																																																																																																																																		
	CPMK - 4	Mahasiswa dapat menjelaskan dan menganalisa Impedansi dan admitansi																																																																																																																																																		
	CPMK - 5	Mahasiswa dapat menjelaskan dan menganalisa Analisis rangkaian																																																																																																																																																		
	CPMK - 6	Mahasiswa dapat menjelaskan dan menganalisa kondisi steady state dan transient																																																																																																																																																		
	Matrik CPL - CPMK																																																																																																																																																			
		<table border="1"> <thead> <tr> <th>CPMK</th> <th>CPL-5</th> <th>CPL-6</th> <th>CPL-7</th> <th>CPL-10</th> </tr> </thead> <tbody> <tr><td>CPMK-1</td><td>✓</td><td></td><td></td><td></td></tr> <tr><td>CPMK-2</td><td>✓</td><td>✓</td><td></td><td></td></tr> <tr><td>CPMK-3</td><td>✓</td><td></td><td></td><td></td></tr> <tr><td>CPMK-4</td><td>✓</td><td></td><td></td><td></td></tr> <tr><td>CPMK-5</td><td>✓</td><td></td><td>✓</td><td>✓</td></tr> <tr><td>CPMK-6</td><td>✓</td><td></td><td></td><td>✓</td></tr> </tbody> </table>						CPMK	CPL-5	CPL-6	CPL-7	CPL-10	CPMK-1	✓				CPMK-2	✓	✓			CPMK-3	✓				CPMK-4	✓				CPMK-5	✓		✓	✓	CPMK-6	✓			✓																																																																																																										
CPMK	CPL-5	CPL-6	CPL-7	CPL-10																																																																																																																																																
CPMK-1	✓																																																																																																																																																			
CPMK-2	✓	✓																																																																																																																																																		
CPMK-3	✓																																																																																																																																																			
CPMK-4	✓																																																																																																																																																			
CPMK-5	✓		✓	✓																																																																																																																																																
CPMK-6	✓			✓																																																																																																																																																
Matrik CPMK pada Kemampuan akhir tiap tahapan belajar (Sub-CPMK)																																																																																																																																																				
<table border="1"> <thead> <tr> <th rowspan="2">CPMK</th> <th colspan="16">Minggu Ke</th></tr> <tr> <th>1</th><th>2</th><th>3</th><th>4</th><th>5</th><th>6</th><th>7</th><th>8</th><th>9</th><th>10</th><th>11</th><th>12</th><th>13</th><th>14</th><th>15</th><th>16</th></tr> </thead> <tbody> <tr><td>CPMK-1</td><td>✓</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-2</td><td></td><td>✓</td><td></td><td>✓</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-3</td><td></td><td></td><td>✓</td><td></td><td>✓</td><td></td><td></td><td>✓</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-4</td><td></td><td></td><td></td><td></td><td></td><td>✓</td><td>✓</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-5</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td>✓</td><td>✓</td><td>✓</td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-6</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td>✓</td><td>✓</td><td>✓</td><td>✓</td><td>✓</td></tr> </tbody> </table>														CPMK	Minggu Ke																1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	CPMK-1	✓																CPMK-2		✓		✓													CPMK-3			✓		✓			✓									CPMK-4						✓	✓										CPMK-5									✓	✓	✓						CPMK-6												✓	✓	✓	✓	✓
															CPMK	Minggu Ke																																																																																																																																				
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15		16																																																																																																																																				
CPMK-1	✓																																																																																																																																																			
CPMK-2		✓		✓																																																																																																																																																
CPMK-3			✓		✓			✓																																																																																																																																												
CPMK-4						✓	✓																																																																																																																																													
CPMK-5									✓	✓	✓																																																																																																																																									
CPMK-6												✓	✓	✓	✓	✓																																																																																																																																				
Deskripsi Singkat MK	Melalui perkuliahan ini menggunakan metode pembelajaran case study dengan capaian mahasiswa dapat menjelaskan dan menganalisa konsep dasar Karakteristik fungsi sinusoidal arus bolak balik, phasor, Impedansi dan admitansi, Analisis rangkaian node dan mesh, Superposisi, Teorema Thevenin, Teorema Norton, kondisi steady state dan transient.																																																																																																																																																			
Pustaka	Utama :																																																																																																																																																			

1. Charles K Alexander and Matthew N. O. Sadiku, 2013, Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA 2. Nillson and Riedel, 2011, Electrical Circuit 9th Ed., Prentice Hall, New Jersey, USA							
Pendukung :							
1. Boylestad, Robert L., 2007. Introductory Circuit Analysis -11th ed . New Jersey; Pearson Prentice Hall. 2. Floyd, 2007. Electric Circuits Fundamentals 13 7th ed. New Jersey; Pearson Prentice Hall.							
Dosen Pengampu		Ibrohim, S.T., M.T. Yulia Fransisca, S.Pd., M.Pd. Arif Widodo, S.T., M.Sc.					
Mg Ke-	Kemampuan akhir tiap tahapan belajar (Sub-CPMK)	Penilaian		Bantuan Pembelajaran, Metode Pembelajaran, Penugasan Mahasiswa, [Estimasi Waktu]		Materi Pembelajaran [Pustaka]	Bobot Penilaian (%)
		Indikator	Kriteria & Bentuk	Luring (offline)	Daring (online)		
(1)	(2)	(3)	(4)	(5)	(6)	(7)	(8)
1	1.Mahasiswa dapat menjelaskan dan menganalisa Karakteristik fungsi sinusoidal 2.Mahasiswa dapat menjelaskan dan menganalisa Rangkaian listrik sumber tegangan bolak balik (AC) bentuk sinusoidal	Kemampuan menjelaskan dan menganalisa Karakteristik fungsi sinusoidal serta Rangkaian listrik sumber tegangan bolak balik (AC) bentuk sinusoidal	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Karakteristik fungsi sinusoidal Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA Materi: Rangkaian listrik sumber tegangan bolak balik (AC) bentuk sinusoidal Pustaka: Nillson and Riedel, 2011, Electrical Circuit 9th Ed., Prentice Hall, New Jersey, USA	2%
2	1.Mahasiswa dapat menjelaskan dan menganalisa Nilai pada domain frekuensi (Phasor) 2.Mahasiswa dapat menjelaskan dan menganalisa Perubahan bentuk rectanguler ke polar dan sebaliknya	Kemampuan menjelaskan dan menganalisa Nilai pada domain frekuensi (Phasor) serta Perubahan bentuk rectanguler ke polar dan sebaliknya	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Nilai pada domain frekuensi (Phasor) Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA Materi: Perubahan bentuk rectanguler ke polar dan sebaliknya Pustaka: Nillson and Riedel, 2011, Electrical Circuit 9th Ed., Prentice Hall, New Jersey, USA	2%
3	1.Mahasiswa dapat menjelaskan dan menganalisa Diagram phasor 2.Mahasiswa dapat menjelaskan dan menganalisa Diagram phasor untuk resistor	Kemampuan menjelaskan dan menganalisa Diagram phasor dan Diagram phasor untuk resistor	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Diagram phasor Pustaka: Floyd, 2007. Electric Circuits Fundamentals 13 7th ed. New Jersey; Pearson Prentice Hall. Materi: Diagram phasor untuk resistor Pustaka: Floyd, 2007. Electric Circuits Fundamentals 13 7th ed. New Jersey; Pearson Prentice Hall.	2%
4	Mahasiswa dapat menjelaskan dan menganalisa Diagram phasor untuk induktor	Kemampuan menjelaskan dan menganalisa Diagram phasor untuk induktor	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Diagram phasor untuk induktor Pustaka: Floyd, 2007. Electric Circuits Fundamentals 13 7th ed. New Jersey; Pearson Prentice Hall.	2%

5	Mahasiswa dapat menjelaskan dan menganalisa Diagram phasor untuk kapasitor	Kemampuan menjelaskan dan menganalisa Diagram phasor untuk kapasitor	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Diagram phasor untuk kapasitor Pustaka: Floyd, 2007. <i>Electric Circuits Fundamentals</i> 13 7th ed. New Jersey; Pearson Prentice Hall.	2%
6	1.Mahasiswa dapat menjelaskan dan menganalisa Impedansi dan admitansi 2.Mahasiswa dapat menjelaskan dan menganalisa Impedansi Z	1.Kemampuan menjelaskan dan menganalisa Impedansi dan admitansi 2.Kemampuan menjelaskan dan menganalisa Impedansi Z	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Impedansi dan admitansi Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit</i> 5th Ed., McGraw-Hill, New York, USA Materi: Impedansi Z Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit</i> 5th Ed., McGraw-Hill, New York, USA	2%
7	1.Mahasiswa dapat menjelaskan dan menganalisa Impedansi pada rangkaian seri 2.Mahasiswa dapat menjelaskan dan menganalisa Impedansi pada rangkaian paralel	1.Kemampuan menjelaskan dan menganalisa Impedansi pada rangkaian seri 2.Kemampuan menjelaskan dan menganalisa Impedansi pada rangkaian paralel	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Impedansi pada rangkaian seri Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit</i> 5th Ed., McGraw-Hill, New York, USA Materi: Impedansi pada rangkaian paralel Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit</i> 5th Ed., McGraw-Hill, New York, USA	2%
8	Ujian Tengah Semester dengan materi dari Pertemuan ke 1 sampai Pertemuan ke 7	Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Tes	Ujian tulis 2 X 50 minutes	Ujian tulis 2 X 50 minutes	Materi: Soal-soal Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit</i> 5th Ed., McGraw-Hill, New York, USA Materi: Soal-soal Pustaka: Nillson and Riedel, 2011, <i>Electrical Circuit</i> 9th Ed., Prentice Hall, New Jersey, USA Materi: Soal-soal Pustaka: Boylestad, Robert L., 2007. <i>Introductory Circuit Analysis</i> -11th ed . New Jersey; Pearson Prentice Hall.	20%

9	1. Mahasiswa dapat menjelaskan dan menganalisa Rangkaian pembagi arus 2. Mahasiswa dapat menjelaskan dan menganalisa Admittansi Y	1. Kemampuan menjelaskan dan menganalisa Rangkaian pembagi arus 2. Kemampuan menjelaskan dan menganalisa Admittansi Y	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Rangkaian pembagi arus Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i>, McGraw-Hill, New York, USA Materi: Admittansi Y Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i>, McGraw-Hill, New York, USA	2%
10	1. Mahasiswa dapat menjelaskan dan menganalisa tentang Analisis rangkaian 2. Mahasiswa dapat menjelaskan dan menganalisa tentang Analisis simpul/titik/node/nodal 3. Mahasiswa dapat menjelaskan dan menganalisa tentang Analisis loop/mesh	1. Kemampuan menjelaskan dan menganalisa tentang Analisis rangkaian 2. Kemampuan menjelaskan dan menganalisa tentang Analisis simpul/titik/node/nodal 3. Kemampuan menjelaskan dan menganalisa tentang Analisis loop/mesh	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Analisis rangkaian Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i>, McGraw-Hill, New York, USA Materi: Analisis simpul/titik/node/nodal Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i>, McGraw-Hill, New York, USA Materi: Analisis loop/mesh Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i>, McGraw-Hill, New York, USA	1%
11	1. Mahasiswa dapat menjelaskan dan menganalisa Superposisi 2. Mahasiswa dapat menjelaskan dan menganalisa Teorema Thevenin 3. Mahasiswa dapat menjelaskan dan menganalisa Teorema Norton	1. Kemampuan menjelaskan dan menganalisa Superposisi 2. Kemampuan menjelaskan dan menganalisa Teorema Thevenin 3. Kemampuan menjelaskan dan menganalisa Teorema Norton	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Analisis rangkaian Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i>, McGraw-Hill, New York, USA Materi: Analisis simpul/titik/node/nodal Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i>, McGraw-Hill, New York, USA Materi: Analisis loop/mesh Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i>, McGraw-Hill, New York, USA	1%

12	1. Mahasiswa dapat menjelaskan dan menganalisa kondisi steady state dan transient 2. Mahasiswa dapat menjelaskan dan menganalisa prinsip kerja transeint pada rangkaian RLC	1. Kemampuan menjelaskan dan menganalisa kondisi steady state dan transient 2. Kemampuan menjelaskan dan menganalisa prinsip kerja transeint pada rangkaian RLC	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: kondisi steady state dan transient. Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i> , McGraw-Hill, New York, USA Materi: prinsip kerja transeint pada rangkaian RLC Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i> , McGraw-Hill, New York, USA	1%
13	Mahasiswa dapat menjelaskan dan menganalisa Kondisi Steady State dan Transient (Kondisi Awal dan Sifat Elemen Rangkaian Saat Ditransient)	Kemampuan menjelaskan dan menganalisa Kondisi Steady State dan Transient (Kondisi Awal dan Sifat Elemen Rangkaian Saat Ditransient)	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Kondisi Steady State dan Transient (Kondisi Awal dan Sifat Elemen Rangkaian Saat Ditransient) Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i> , McGraw-Hill, New York, USA	1%
14	Mahasiswa dapat menjelaskan dan menganalisa Kondisi Awal Suatu Turunan (kondisi steady state)	Kemampuan menjelaskan dan menganalisa Kondisi Awal Suatu Turunan (kondisi steady state)	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Kondisi Awal Suatu Turunan (kondisi steady state) Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i> , McGraw-Hill, New York, USA	15%
15	Mahasiswa dapat menjelaskan dan menganalisa Transient Pada Rangkaian Rlc Paralel Dengan Sumber Unit Step dan Rangkaian Transient Dengan Sumber Fungsi Eksponensial	Kemampuan menjelaskan dan menganalisa Transient Pada Rangkaian Rlc Paralel Dengan Sumber Unit Step dan Rangkaian Transient Dengan Sumber Fungsi Eksponensial	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Materi: Transient Pada Rangkaian Rlc Paralel Dengan Sumber Unit Step dan Rangkaian Transient Dengan Sumber Fungsi Eksponensial Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i> , McGraw-Hill, New York, USA	15%
16	Ujian Akhir Semester dengan materi dari Pertemuan ke 1 sampai Pertemuan ke 15	Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar	Kriteria: Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar Bentuk Penilaian : Tes	Ujian Tulis 2 X 50 minutes	Ujian Tulis 2 X 50 minutes	Materi: Soal-soal Pustaka: Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i> , McGraw-Hill, New York, USA Materi: Soal-soal Pustaka: Nillson and Riedel, 2011, <i>Electrical Circuit 9th Ed.</i> , Prentice Hall, New Jersey, USA	30%

Rekap Persentase Evaluasi : Case Study

No	Evaluasi	Persentase
1.	Aktifitas Partisipatif	50%
2.	Tes	50%
		100%

Catatan

1. **Capaian Pembelajaran Lulusan Prodi (CPL - Prodi)** adalah kemampuan yang dimiliki oleh setiap lulusan prodi yang merupakan internalisasi dari sikap, penguasaan pengetahuan dan ketrampilan sesuai dengan jenjang prodinya yang diperoleh melalui proses pembelajaran.
2. **CPL yang dibebankan pada mata kuliah** adalah beberapa capaian pembelajaran lulusan program studi (CPL-Prodi) yang digunakan untuk pembentukan/pengembangan sebuah mata kuliah yang terdiri dari aspek sikap, ketrampilan umum, ketrampilan khusus dan pengetahuan.
3. **CP Mata kuliah (CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPL yang dibebankan pada mata kuliah, dan bersifat spesifik terhadap bahan kajian atau materi pembelajaran mata kuliah tersebut.
4. **Sub-CPMK Mata kuliah (Sub-CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPMK yang dapat diukur atau diamati dan merupakan kemampuan akhir yang direncanakan pada tiap tahap pembelajaran, dan bersifat spesifik terhadap materi pembelajaran mata kuliah tersebut.
5. **Indikator penilaian** kemampuan dalam proses maupun hasil belajar mahasiswa adalah pernyataan spesifik dan terukur yang mengidentifikasi kemampuan atau kinerja hasil belajar mahasiswa yang disertai bukti-bukti.
6. **Kreteria Penilaian** adalah patokan yang digunakan sebagai ukuran atau tolok ukur ketercapaian pembelajaran dalam penilaian berdasarkan indikator-indikator yang telah ditetapkan. Kreteria penilaian merupakan pedoman bagi penilai agar penilaian konsisten dan tidak bias. Kreteria dapat berupa kuantitatif ataupun kualitatif.
7. **Bentuk penilaian:** tes dan non-tes.
8. **Bentuk pembelajaran:** Kuliah, Responsi, Tutorial, Seminar atau yang setara, Praktikum, Praktik Studio, Praktik Bengkel, Praktik Lapangan, Penelitian, Pengabdian Kepada Masyarakat dan/atau bentuk pembelajaran lain yang setara.
9. **Metode Pembelajaran:** Small Group Discussion, Role-Play & Simulation, Discovery Learning, Self-Directed Learning, Cooperative Learning, Collaborative Learning, Contextual Learning, Project Based Learning, dan metode lainnya yg setara.
10. **Materi Pembelajaran** adalah rincian atau uraian dari bahan kajian yg dapat disajikan dalam bentuk beberapa pokok dan sub-pokok bahasan.
11. **Bobot penilaian** adalah prosentasi penilaian terhadap setiap pencapaian sub-CPMK yang besarnya proposional dengan tingkat kesulitan pencapaian sub-CPMK tsb., dan totalnya 100%.
12. TM=Tatap Muka, PT=Penugasan terstruktur, BM=Belajar mandiri.

RPS ini telah divalidasi pada tanggal

Koordinator Program Studi S1
Teknik Elektro



RIFQI FIRMANSYAH
NIDN 0704038901

UPM Program Studi S1 Teknik
Elektro



NIDN



File PDF ini digenerate pada tanggal 24 Januari 2026 Jam 01:31 menggunakan aplikasi RPS-OBE Sida Unesa.