

		Universitas Negeri Surabaya Fakultas Teknik Program Studi S1 Teknik Informatika					Kode Dokumen																																																																													
RENCANA PEMBELAJARAN SEMESTER																																																																																				
MATA KULIAH (MK)		KODE	Rumpun MK	BOBOT (sks)			SEMESTER	Tgl Penyusunan																																																																												
Arsitektur dan Organisasi Komputer		5520203006	Mata Kuliah Wajib Program Studi	T=3	P=0	ECTS=4.77	2	6 Desember 2025																																																																												
OTORISASI		Pengembang RPS		Koordinator RMK			Koordinator Program Studi																																																																													
		Aditya Prapanca, S.T., M.Kom.		Aditya Prapanca, S.T., M.Kom.			PARAMITHA NERISAFITRA																																																																													
Model Pembelajaran	Project Based Learning																																																																																			
Capaian Pembelajaran (CP)	CPL-PRODI yang dibebankan pada MK																																																																																			
	Capaian Pembelajaran Mata Kuliah (CPMK)																																																																																			
	CPMK - 1	2Mahasiswa mampu menjabarkan arsitektur dan organisasi dari prosesor (CPU) pada suatu komputer.																																																																																		
	CPMK - 2	Mahasiswa mampu menjabarkan arsitektur dan organisasi dari sistem komputer																																																																																		
	Matrik CPL - CPMK																																																																																			
		<table border="1"> <tr><td>CPMK</td></tr> <tr><td>CPMK-1</td></tr> <tr><td>CPMK-2</td></tr> </table>							CPMK	CPMK-1	CPMK-2																																																																									
CPMK																																																																																				
CPMK-1																																																																																				
CPMK-2																																																																																				
	Matrik CPMK pada Kemampuan akhir tiap tahapan belajar (Sub-CPMK)																																																																																			
		<table border="1"> <tr> <th rowspan="2">CPMK</th> <th colspan="16">Minggu Ke</th> </tr> <tr> <th>1</th><th>2</th><th>3</th><th>4</th><th>5</th><th>6</th><th>7</th><th>8</th><th>9</th><th>10</th><th>11</th><th>12</th><th>13</th><th>14</th><th>15</th><th>16</th> </tr> <tr> <td>CPMK-1</td> <td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td> </tr> <tr> <td>CPMK-2</td> <td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td> </tr> </table>																CPMK	Minggu Ke																1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	CPMK-1																	CPMK-2																
CPMK	Minggu Ke																																																																																			
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16																																																																				
CPMK-1																																																																																				
CPMK-2																																																																																				
Deskripsi Singkat MK	Mata kuliah ini mengajarkan tentang arsitektur dan organisasi komputer modern secara komprehensif dengan menekankan konsep dasar sistem komputer meliputi Sistem Bus, Memori Internal dan Eksternal serta Input/Output. Selanjutnya, mata kuliah ini mempelajari peran utama masing-masing komponen penyusun komputasi seperti Aritmatika Komputer, Set Instruksi, Struktur dan Fungsi CPU, dan Operasi Kontrol Unit.																																																																																			
Pustaka	Utama :																																																																																			
	1. Stalling, Williams. 2010. Computer Organization and Architecture: Designing for Performance Eighth Edition. United States: Pearson Prentice-Hall. 2. Carl Hamacher, Zvonko Vranesic dan Safwat Zaky. 2012. Computer Organization and Embedded Systems Sixth Edition. McGraw-Hill. 3. John L Hennessy dan David Patterson. 2012. Computer Architecture A Quantitative Approach. Morgan Kaufman 4. Tanenbaum, Andrew S. 2007. Structured Computer Organization. India: Prentice-Hall India.																																																																																			
	Pendukung :																																																																																			
	1. John L Hennessy dan David Patterson. 2012. Computer Architecture A Quantitative Approach. Morgan Kaufman																																																																																			
Dosen Pengampu	Aditya Prapanca, S.T., M.Kom.																																																																																			
Mg Ke-	Kemampuan akhir tiap tahapan belajar (Sub-CPMK)	Penilaian		Bentuk Pembelajaran, Metode Pembelajaran, Penugasan Mahasiswa, [Estimasi Waktu]		Materi Pembelajaran [Pustaka]	Bobot Penilaian (%)																																																																													
		Indikator	Kriteria & Bentuk	Luring (offline)	Daring (online)																																																																															
(1)	(2)	(3)	(4)	(5)	(6)	(7)	(8)																																																																													

1	Mahasiswa mampu mengidentifikasi fungsi dari sistem komputer dan sejarah perkembangan komputer	1. Menjelaskan istilah-istilah dalam sistem komputer 2. Merinci fungsi sistem komputer 3. Menjabarkan struktur sistem komputer 4. Menelaah evolusi sistem komputer	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik Bentuk Penilaian : Aktifitas Partisipatif	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 2 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 50	Materi: sistem komputer Pustaka: Stalling, Williams. 2010. <i>Computer Organization and Architecture: Designing for Performance Eighth Edition.</i> United States: Pearson Prentice-Hall.	5%
2	Mahasiswa mampu merumuskan komponen-komponen sistem komputer	1. Mengidentifikasi konsep komponen komputer Von Neumann 2. Menelaah Komponen dasar sistem Komputer	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik Bentuk Penilaian : Aktifitas Partisipatif	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 2 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 50	Materi: konsep komponen komputer Von Neumann Pustaka: Stalling, Williams. 2010. <i>Computer Organization and Architecture: Designing for Performance Eighth Edition.</i> United States: Pearson Prentice-Hall.	5%
3	Mahasiswa mampu menerapkan operasi Aritmatika dan Logika.	1. Melakukan perhitungan dengan operasi aritmatika, 2. penjumlahan perkalian dalam binary 3. Melakukan perhitungan operasi-operasi logika.	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik Bentuk Penilaian : Aktifitas Partisipatif	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 2 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 1 x 50	Materi: perhitungan dengan operasi aritmatika Pustaka: Tanenbaum, Andrew S. 2007. <i>Structured Computer Organization.</i> India: Prentice-Hall India.	5%
4	Mahasiswa mampu mengidentifikasi prinsip kerja sistem memori dalam komputer.	1. Menjelaskan perbedaan jenis-jenis memori dalam system komputer 2. Menjelaskan sistem kerja teknologi internal memory 3. Menjelaskan sistem kerja teknologi external memory 4. Mendiagramkan proses pengalamatan memory	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik Bentuk Penilaian : Aktifitas Partisipatif	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 4 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 1 x 50	Materi: jenis-jenis memori dalam system komputer Pustaka: Stalling, Williams. 2010. <i>Computer Organization and Architecture: Designing for Performance Eighth Edition.</i> United States: Pearson Prentice-Hall.	5%
5	karakteristik Set Instruksi komputer	karakteristik Set Instruksi komputer	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik Bentuk Penilaian : Aktifitas Partisipatif	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 2 x 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 1x 50	Materi: karakteristik Set Instruksi komputer Pustaka: Stalling, Williams. 2010. <i>Computer Organization and Architecture: Designing for Performance Eighth Edition.</i> United States: Pearson Prentice-Hall.	5%

6	Mahasiswa mampu menjelaskan proses kerja CPU	1.Merinci karakteristik Set Instruksi komputer 2.Merinci fungsi set instruksi komputer 3.Menjelaskan prinsip instruksi mesin	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik Bentuk Penilaian : Aktifitas Partisipatif	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 4 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah	Materi: karakteristik Set Instruksi komputer Pustaka: Stalling, Williams. 2010. <i>Computer Organization and Architecture: Designing for Performance Eighth Edition.</i> United States: Pearson Prentice-Hall.	0%
7	Mahasiswa mampu menjelaskan proses kerja CPU	1.Merinci karakteristik Set Instruksi komputer 2.Merinci fungsi set instruksi komputer 3.Menjelaskan prinsip instruksi mesin	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik Bentuk Penilaian : Aktifitas Partisipatif	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 4 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah	Materi: Set Instruksi komputer Pustaka: Stalling, Williams. 2010. <i>Computer Organization and Architecture: Designing for Performance Eighth Edition.</i> United States: Pearson Prentice-Hall.	5%
8	Mahasiswa mampu menjelaskan proses kerja CPU	1.Merinci karakteristik Set Instruksi komputer 2.Merinci fungsi set instruksi komputer 3.Menjelaskan prinsip instruksi mesin		Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 4 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah	Materi: Set Instruksi komputer Pustaka: Stalling, Williams. 2010. <i>Computer Organization and Architecture: Designing for Performance Eighth Edition.</i> United States: Pearson Prentice-Hall.	0%
9	Mahasiswa mampu memahami cara kerja I/O dan DMA dalam komputer	1.Mengidentifikasi modul-modul I/O 2.Menjelaskan cara kerja Direct Memory Access 3.Menjelaskan konsep I/O Channels dan Processors 4.Menjelaskan proses Intruksi Kompleks	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 4 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah	Materi: Mengidentifikasi modul-modul I/O Pustaka: Stalling, Williams. 2010. <i>Computer Organization and Architecture: Designing for Performance Eighth Edition.</i> United States: Pearson Prentice-Hall.	0%

10	Mahasiswa mampu memahami cara kerja I/O dan DMA dalam komputer	1.Mengidentifikasi modul-modul I/O 2.Menjelaskan cara kerja Direct Memory Access 3.Menjelaskan konsep I/O Channels dan Processors 4.Menjelaskan proses Intruksi Kompleks	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 4 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah	Materi: Mengidentifikasi modul-modul I/O Pustaka: <i>Stalling, Williams. 2010. Computer Organization and Architecture: Designing for Performance Eighth Edition. United States: Pearson Prentice-Hall.</i>	0%
11	Mahasiswa mampu memahami prinsip kerja Struktur Interkoneksi Komputer	1.Menjelaskan cara kerja Interkoneksi Struktur 2. Mendeskripsikan proses transfer antar memori, I/O, CPU 3.Menjelaskan konsep kerja PCI Bus	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 2 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah	Materi: cara kerja Interkoneksi Struktur Pustaka: <i>Stalling, Williams. 2010. Computer Organization and Architecture: Designing for Performance Eighth Edition. United States: Pearson Prentice-Hall.</i>	0%
12	Mahasiswa memahami konsep dan fungsi Reduced Instruction Set Computer (RISC)	1.Menguraikan proses RISC dalam arsitektur komputer 2.Mengidentifikasi penggunaan RISC dalam arsitektur komputer modern	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 2 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah	Materi: RISC dalam arsitektur komputer modern Pustaka: <i>Tanenbaum, Andrew S. 2007. Structured Computer Organization. India: Prentice-Hall India.</i>	0%
13	Mahasiswa memahami konsep dan fungsi pipeline.	1.Mahasiswa dapat menjelaskan konsep dan fungsi pipeline 2.Membedakan performa prosesor dengan pipeline	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 2 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah	Materi: konsep dan fungsi pipeline Pustaka: <i>Stalling, Williams. 2010. Computer Organization and Architecture: Designing for Performance Eighth Edition. United States: Pearson Prentice-Hall.</i>	0%
14	Mahasiswa mampu memahami konsep multi-processor dan parallel processing	1.Dapat menjelaskan konsep multiprosesor 2.Membedakan proses antara single prosesor dan multi prosesor 3.Menyebutkan kelebihan multiprosesor 4.Menjelaskan konsep parallel prosesing	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik Bentuk Penilaian : Aktifitas Partisipatif	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 2 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah	Materi: proses antara single prosesor dan multi prosesor Pustaka: <i>Stalling, Williams. 2010. Computer Organization and Architecture: Designing for Performance Eighth Edition. United States: Pearson Prentice-Hall.</i>	15%

15	Mahasiswa mampu menganalisa penerapan konsep arsitektur komputer dengan studi kasus Intel 8085 and Intel 8086 microprocessor.	Mengaitkan antara konsep arsitektur dan penerapan dalam organisasi	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik Bentuk Penilaian : Penilaian Hasil Project / Penilaian Produk	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 2 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah	Materi: konsep arsitektur dan penerapan dalam organisasi Pustaka: <i>Stalling, Williams. 2010. Computer Organization and Architecture: Designing for Performance Eighth Edition. United States: Pearson Prentice-Hall.</i>	55%
16	Mahasiswa mampu menganalisa penerapan konsep arsitektur komputer dengan studi kasus Intel 8085 and Intel 8086 microprocessor.	Mengaitkan antara konsep arsitektur dan penerapan dalam organisasi	Kriteria: Nilai Kognitif, Nilai Karakter, dan Nilai Psikomotorik Bentuk Penilaian : Penilaian Hasil Project / Penilaian Produk	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah 2 X 50	Pendekatan saintifik, presentasi, tanya-jawab, diskusi, dan pembelajaran berbasis masalah	Materi: konsep arsitektur dan penerapan dalam organisasi Pustaka: <i>Stalling, Williams. 2010. Computer Organization and Architecture: Designing for Performance Eighth Edition. United States: Pearson Prentice-Hall.</i>	0%

Rekap Persentase Evaluasi : Project Based Learning

No	Evaluasi	Persentase
1.	Aktifitas Partisipatif	45%
2.	Penilaian Hasil Project / Penilaian Produk	55%
		100%

Catatan

1. **Capaian Pembelajaran Lulusan Prodi (CPL - Prodi)** adalah kemampuan yang dimiliki oleh setiap lulusan prodi yang merupakan internalisasi dari sikap, penguasaan pengetahuan dan ketrampilan sesuai dengan jenjang prodinya yang diperoleh melalui proses pembelajaran.
2. **CPL yang dibebankan pada mata kuliah** adalah beberapa capaian pembelajaran lulusan program studi (CPL-Prodi) yang digunakan untuk pembentukan/pengembangan sebuah mata kuliah yang terdiri dari aspek sikap, ketrampilan umum, ketrampilan khusus dan pengetahuan.
3. **CP Mata kuliah (CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPL yang dibebankan pada mata kuliah, dan bersifat spesifik terhadap bahan kajian atau materi pembelajaran mata kuliah tersebut.
4. **Sub-CPMK Mata kuliah (Sub-CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPMK yang dapat diukur atau diamati dan merupakan kemampuan akhir yang direncanakan pada tiap tahap pembelajaran, dan bersifat spesifik terhadap materi pembelajaran mata kuliah tersebut.
5. **Indikator penilaian** kemampuan dalam proses maupun hasil belajar mahasiswa adalah pernyataan spesifik dan terukur yang mengidentifikasi kemampuan atau kinerja hasil belajar mahasiswa yang disertai bukti-bukti.
6. **Kreteria Penilaian** adalah patokan yang digunakan sebagai ukuran atau tolok ukur ketercapaian pembelajaran dalam penilaian berdasarkan indikator-indikator yang telah ditetapkan. Kreteria penilaian merupakan pedoman bagi penilai agar penilaian konsisten dan tidak bias. Kreteria dapat berupa kuantitatif ataupun kualitatif.
7. **Bentuk penilaian:** tes dan non-tes.
8. **Bentuk pembelajaran:** Kuliah, Responsi, Tutorial, Seminar atau yang setara, Praktikum, Praktik Studio, Praktik Bengkel, Praktik Lapangan, Penelitian, Pengabdian Kepada Masyarakat dan/atau bentuk pembelajaran lain yang setara.
9. **Metode Pembelajaran:** Small Group Discussion, Role-Play & Simulation, Discovery Learning, Self-Directed Learning, Cooperative Learning, Collaborative Learning, Contextual Learning, Project Based Learning, dan metode lainnya yg setara.
10. **Materi Pembelajaran** adalah rincian atau uraian dari bahan kajian yg dapat disajikan dalam bentuk beberapa pokok dan sub-pokok bahasan.
11. **Bobot penilaian** adalah prosentasi penilaian terhadap setiap pencapaian sub-CPMK yang besarnya proposional dengan tingkat kesulitan pencapaian sub-CPMK tsb., dan totalnya 100%.
12. TM=Tatap Muka, PT=Penugasan terstruktur, BM=Belajar mandiri.

Koordinator Program Studi S1
Teknik Informatika



PARAMITHA NERISAFITRA
NIDN 0729058902

UPM Program Studi S1 Teknik
Informatika



NIDN

File PDF ini digenerate pada tanggal 6 Desember 2025 Jam 11:25 menggunakan aplikasi RPS-OBE SiDia Unesa

